

## 概

本器は、3線式ポテンショメータと組み合わせて使用できる2出 力の小形プラグイン式のポテンショメータ変換器です。バーンア ウト回路を標準装備し、アイソレータを内蔵するなど、必要な機 能を備えています。

X なし

**T** 付き

- ●25回転トリマでゼロ・スパンの微調整が可能
- ●ゼロ・スパン調整幅が非常に広い
- ●耐電圧3000Vの安心設計
- ●長寿命設計&長期5年保証
- ●CEマーキングに適合
- ●バーンアウト標準装備



WSPF-MSW -

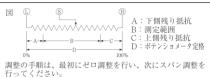
2出力ポテンショメータ変換器 **MSW** 応答時間:25ms

		定格入力信号	スパン調整範囲	ゼロ調整範囲
3	0	$50\Omega \text{fs} \sim 500\Omega \text{fs}$	50~100%fs	0~50%fs
3	1	$501\Omega fs \sim 10k\Omega fs$	50°-100%18	0.4507018
19	10	0~343Ω(1kΩfs)	±20%fs	±20%fs
			$(fs=343 \Omega)$	(fs=343Ω)
9	9	LATINIAL INTENTAL	11 2 38 34 1	

上記以外 お問い合わせください

## 製作可能範囲

測定範囲の幅が、ポテンショメータ定格の50%以上である 必要があります。(下図参照)



	第1出力信号	許容負荷抵抗
A	DC4~20mA	750Ω以下
В	DC1~5mA	3kΩ以下
D	DC0~1mA	15kΩ以下
E	DC0~10mA	1.5kΩ以下
G	DC0~20mA	750Ω以下
Н	DC1~5V	1kΩ以上
J	DC0~10mV	10kΩ以上
K	DC0~100mV	100kΩ以上
L	DC0~1V	1kΩ以上
N	DC0~5V	1kΩ以上
Р	DC0~10V	2kΩ以上
R	DC±10V	2kΩ以上
	上記以外 お問い合わせく7	どさい
S	##### 00 ANT	

電流出力:20mA以下 電圧出力:10V以下

ヶ

適

テストレポート

		電源電圧
-	4	AC100~240V ±10%(50/60Hz)
	)	DC24V ±10%
*	2	DC10.8~30V
8	3	DC110V ±10%

※2 DC10.8~30V電源で使用する場合はCE対応品 としてご使用できません。

	第2出力信号	許容負荷抵抗
A	DC4~20mA	550Ω以下
D	DC0~1mA	11kΩ以下
G	DC0~20mA	550Ω以下
Н	DC1~5V	1kΩ以上
L	DC0~1V	1kΩ以上
N	DC0~5V	1kΩ以上
Р	DC0~10V	2kΩ以上
R	DC±10V	2kΩ以上
s	上記以外 お問い合わせく7	どさい
×1	電流出力:20mA以下	
×1	電圧出力:10V以下	

入力コード「99」および出力コード「S」の製品はCE対応品としてご使用できません。

## 仕 樣

号 3線式ポテンショメータ 力 # 力 信 믉 直流電流/電圧 準 基 精 度 ± 0.1%fs (23℃にて)

応 答 時 間 約25ms (0~90%)

負 電流出力:第1出力端子間の電圧降下15V以下 容

第2出力端子間の電圧降下11V以下

電圧出力:負荷電流5mA以下

※出力1Vfsは1mA以下 ※出力1Vfs未満は1μA以下

スパン調整範囲 50~100%fs (25回転トリマ) ※入力コード19は± 20%fs

ゼロ調整範囲 0~50%fs (25回転トリマ)

※入力コード19は± 20%fs

使用温湿度範囲 -5℃~+55℃ 90%RH以下 (非結露)

保存温度範囲  $-10^{\circ}$ C $\sim +60^{\circ}$ C 温 度 特

性 ± 0.015%fs/℃ ーンアウト

上方振切 (1.5s以内) ※下方振切ご希望時はお問い合わせください

アイソレーション 入力一第1出力一第2出力一電源各端子間相互

抵 抗 100MΩ以上 (DC500V)

入力-第1出力-第2出力-電源各端子間相互

AC3000V 1分間 電源-入力/出力端子間

AC2000V 1分間 入力-第1出力-第2出力端子間 消費電力(電流) 約5.6VA (AC)、約88mA (DC)

電源電圧の影響 ± 0.1%fs (定格電圧内)

形 寸 法 84(H)× 29.5(W)× 106.5(D)mm

質 量 約150g

榼 诰 プラグイン (本体部とソケット部で構成)

線 部 ベースソケットのM3セムスネジ部 (締付トルク0.6N·m) Ħσ

付 法 DINレール取付または壁面取付 方

ス色・材料 アイボリー色・ABS樹脂、難燃グレードUL94V-0 EN61326-1, EN61010-1, EN IEC 63000 合 E N 規 格

設置カテゴリ:Ⅱ 汚染度:2

度 2000m以下 定 格 高 媏 子 配 列

1 INPUT SLIDE 入力信号 LOW 2 DUTPUT-2 + 第2出力信号 NC 空端子 7 OUTPUT-1 + 第1出力信号 第1出力信号 NC Pm子 7 OUTPUT-1 + 和1出力	
4 LOW 2 2 OUTPUT-2 + 第2出力信号 NC 空端子 7 OUTPUT-1 + 第1出力信号 第1出力信号 1	
2 OUTPUT-2 + 第2出力信号   6 NC 空端子   7 OUTPUT-1 + 第1出力信号	
S OUTPUT-2	
5 6 NC 空端子 7 OUTPUT-1 + 第1出力信号	
NC 空端子   1   1   1   1   1   1   1   1   1	
8	
OUTPUT-1 第1出力信号	三二十二
9 8 7 9 5 1 1 - 31 1 3 1	
10 POWER U(+) 電源	
11 1 OWER V(-)	