



特 長

- 24mm×48mmの小型DINサイズパネル
- 奥行72.8mmの短胴タイプ
- 電源渡り用端子を搭載し、配線工数の削減に貢献
- パネル前面はIP65対応

型 式

AM-215B-①-②③-④⑤⑥-⑦⑧⑨

シリーズ	① 入 力	② オ フ シ ン 出 力	③ 比 較 出 力	④ ス ケ ー リ ン グ	⑤ 設 定 変 更	⑥ 特 殊 仕 様	⑦ U L 対 応	⑧ 検 査 成 績 書	⑨ 付 番	内 容
AM-215B										デジタルメーターリレー
	11									±99.99mV
	12									±999.9mV
	13									±9.999V
	14*									±99.99V
	1V									1~5V
	2A									4~20mA
	X									なし
	4									RS-485
	6									4~20mA
	7									0~10V
		R								リレー接点出力
		P								フォトカブラ出力
			X							表示スケール指定：なし
			S							表示スケール指定：あり
				X						指定設定項目の変更：なし
				S						指定設定項目の変更：あり
					X					その他特殊項目：なし
					S					その他特殊項目：あり
						X				ULマーク：なし
						U				ULマーク：付き
							X			なし
							T			付き
								00		標準
								W0		フロントシート：白色

※入力コード 14 選択時はULマーク付を選択できません

入力仕様

■直流電圧測定 入力コード 11 12 13 14 1V

コード	測定範囲	分解能	入力抵抗	最大許容入 力	確 度
11	±99.99mV	10μV	約100MΩ	±50V	±(0.03%rdg +2digit)
12	±999.9mV	100μV			
13	±9.999V	1mV	約1MΩ	±250V	
14	±99.99V	10mV			
1V	1～5V	0.4mV			

■直流電流測定 入力コード 2A

コード	測定範囲	分解能	入力抵抗	最大許容入 力	確 度
2A	4~20mA	1.6μA	約50Ω	±50mA	±(0.03%rdg + 2digit)

※各レンジとも、確度は(FSC-OFS)/(FIN-OIN) ≤ 1の時に適用します
 ※分解能は初期設定時を想定した記載です

共通仕様

表 示：赤色7セグメントLED(文字高8mm)
 極 性 表 示：入力信号が負の時に自動的に“-”を表示
 表 示 範 囲：-9999~9999
 スケールリング：オフセット:±9999 フルスケール:±9999の範囲で設定
 オーバーレンジ警告：OLまたは-OIを表示
 小 数 点：任意設定可能
 ゼロ表示：リーディングゼロサプレス
 使用温湿度範囲：-10~+55℃ 35~85%RH(非結露)
 保存温湿度範囲：-20~70℃ 60%RH以下(非結露)
 電 源：DC24V±20%
 消費電力：約2.2W
 外形寸法：24(H)×48(W)×72.8(D)mm
 質 量：約70g
 耐 電 圧：ケース-電源端子/入力端子/各出力端子間
 AC1500V 1分間
 電源端子-入力端子/各出力端子間 DC500V 1分間
 入力端子-各出力端子間 DC500V 1分間
 絶縁抵抗：上記端子間においてDC500V 100MΩ以上
 保護構造：IP65(前面) ※JIS C 0920
 適合規格：EN61326-1(入力コード14は非対応)
 EN IEC 63000
 UL ファイル No.：E247481(入力コード14は非対応)
 測定サンプリング速度：最高40ms(25回/秒)
 移動平均：なし/2/4/8/16/32から設定
 表示更新周期：最高約40ms(25回/秒)
 センサ電源：DC24V±5% 25mA以下
 標準付属品：単位シール3、取付バンド

外部制御

デジタルゼロ：直前に表示された値を“ゼロ”として測定
 そのポイントからの変動幅を表示

比較出力

出力点数：3点(HH/HI/GO, HI/GO/LO, GO/LO/LLから選択)
 出力方式：リレー接点出力またはフォトカブラ出力

●リレー接点出力仕様：接点定格:DC24V 1A(抵抗負荷)
 機械的寿命:500万回
 電気的寿命:10万回

●フォトカブラ出力仕様：出力定格 シンク電流:50mA
 印加電圧:DC30V
 出力飽和電圧:1.2V以下(50mA時)

判定値設定：-9999~9999
 ヒステリシス：各判定値に対して1~999digitで設定可能
 動作速度：リレー接点:最大5ms フォトカブラ:最大1ms
 比較条件と動作：下表参照

■上下限判定(HI/GO/LO)

比較条件	判定モニタ		比較出力			リレー 接 点
	AL1	AL2	LO (OUT1)	GO (OUT2)	HI (OUT3)	
表示値>上限判定値	OFF	ON	OFF	OFF	ON	a接点
下限判定値≤表示値≤上限判定値	OFF	OFF	OFF	ON	OFF	
下限判定値>表示値	ON	OFF	ON	OFF	OFF	

■上上限判定(HH/HI/GO)

比較条件	判定モニタ		比較出力			リレー 接 点
	AL1	AL2	GO (OUT1)	HI (OUT2)	HH (OUT3)	
表示値>上上限判定値	ON	ON	OFF	ON	ON	a接点
表示値>上限判定値	ON	OFF	OFF	ON	OFF	
上上限判定値≥表示値	OFF	OFF	ON	OFF	OFF	

■下下限判定(GO/LO/LL)

比較条件	判定モニタ		比較出力			リレー 接 点
	AL1	AL2	LL (OUT1)	LO (OUT2)	GO (OUT3)	
表示値≥下限判定値	OFF	OFF	OFF	OFF	ON	a接点
下限判定値>表示値	OFF	ON	OFF	ON	OFF	
下下限判定値>表示値	ON	ON	ON	ON	OFF	

オプション仕様

アナログ出力

出力タイプ	負荷抵抗	確 度	リップル
4~20mA	510Ω以下	±0.2%fs	25mVp-p以下
0~10V	5kΩ以上		50mVp-p以下

変換方式: PWM変換方式

分解能: 13bit相当

応答時間: 約100ms

RS-485通信

同期方式: 調歩同期式

通信方式: 2線式半二重

伝送速度: 38400/19200/9600/4800/2400bps

スタートビット: 1bit

データ長: 7bit/8bit

パリティ: 偶数パリティ/奇数パリティ/パリティなし

誤り検出: BCCチェックサム

ストップビット: 1bit/2bit

文字コード: ASCIIコード

伝送制御手順: 無手順

通信用信号名: 非反転(+), 反転(-)

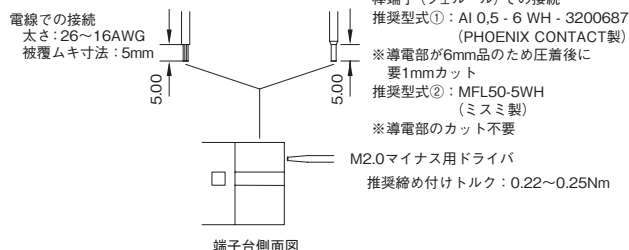
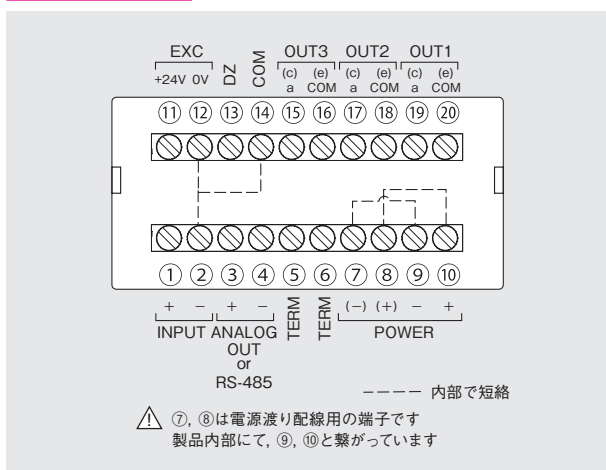
接続台数: 31台

配線長: 最大500m (合計) ※EN適合の場合は30m未満

終端抵抗: 200Ω (⑤~⑥端子間を短絡することでON)

デリミタ: CR/CR+LF

接続図



下側端子(入力・電源・オプション出力)

■通信出力

オプション出力コード 4

番号	名称	内容
1	HI	入力端子(+)
2	LO	入力端子(-)
3	RS-485(+)	非反転出力
4	RS-485(-)	反転出力
5	TERM	終端抵抗
6	TERM	
7	POWER(-)	電源端子(-)※渡り配線用
8	POWER(+)	電源端子(+)*渡り配線用
9	POWER(-)	電源端子(-)
10	POWER(+)	電源端子(+)

■アナログ出力

オプション出力コード 6 7

番号	名称	内容
1	HI	入力端子(+)
2	LO	入力端子(-)
3	A.OUT(+)	アナログ出力端子(+)
4	A.OUT(-)	アナログ出力端子(-)
5	NC	空端子
6	NC	
7	POWER(-)	電源端子(-)※渡り配線用
8	POWER(+)	電源端子(+)*渡り配線用
9	POWER(-)	電源端子(-)
10	POWER(+)	電源端子(+)

※オプション出力なし(コード X)は3~6番端子がNC(空端子)となります

上側端子(比較出力・センサ電源・外部制御)

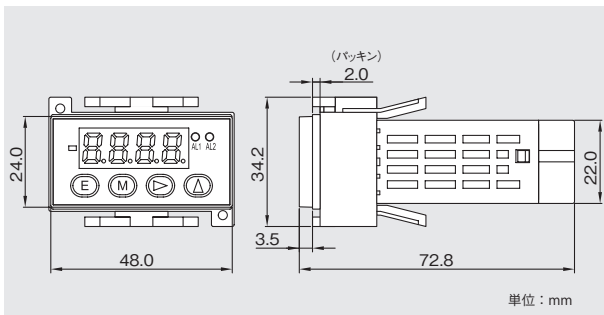
■リレー出力 比較出力コード R

■フォトブラ出力 比較出力コード P

番号	名称	内容
11	EXC(+)	センサ電源端子(+)
12	EXC(-)	センサ電源端子(-)
13	DZ	外部制御入力端子
14	COM	外部制御入力端子(COM)
15	OUT3-a	OUT3のa接点端子
16	OUT3-COM	OUT3の共通端子
17	OUT2-a	OUT2のa接点端子
18	OUT2-COM	OUT2の共通端子
19	OUT1-a	OUT1のa接点端子
20	OUT1-COM	OUT1の共通端子

番号	名称	内容
11	EXC(+)	センサ電源端子(+)
12	EXC(-)	センサ電源端子(-)
13	DZ	外部制御入力端子
14	COM	外部制御入力端子(COM)
15	OUT3-c	OUT3のコレクタ端子
16	OUT3-e	OUT3のエミッタ端子
17	OUT2-c	OUT2のコレクタ端子
18	OUT2-e	OUT2のエミッタ端子
19	OUT1-c	OUT1のコレクタ端子
20	OUT1-e	OUT1のエミッタ端子

外形寸法図



パネルカット

