

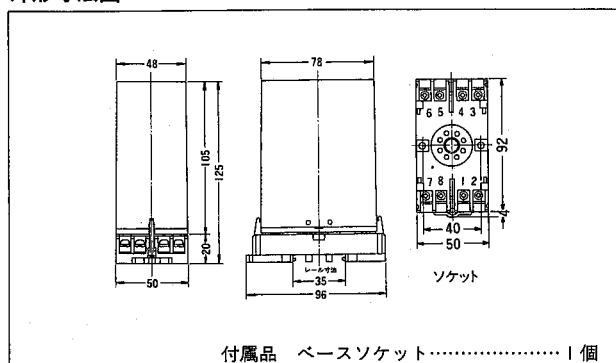
取扱説明書

WAP-PH
WAP-PL
WVP-PH
WVP-PL

ピークホルダ (PEAK HOLDER)

watanabe製品を御愛顧いただきありがとうございます。
御希望通りの仕様であるかお確かめの上、この説明書に
そって御活用下さい。本品は、厳重な品質管理基準にも
とづいて製造・検査されておりますので、御満足いただ
けるものと信じております。万一、輸送上の破損等で不
都合がございましたならば、なるべく早く弊社またはお
買い上げいただいた販売店まで御連絡下さいますようお
願い申し上げます。

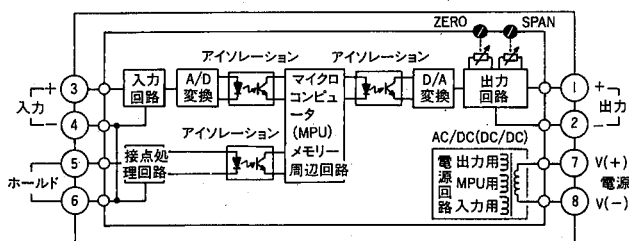
外形寸法図



1. 概 要

W□P-PHは、アナログ信号の最大値を自動的に検出して
保持する変換器です。
また、W□P-PLは、アナログ信号の最小値を自動的に検出
して保持する変換器です。

2. 回路構成



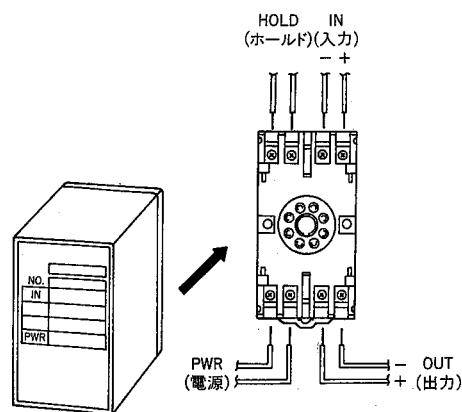
基本的には入力部、演算処理部、出力部から構成され、そ
れらは相互にフォトカプラによってアイソレートされていま
す。

入力部は低ドリフト入力アンプ、ゼロシフト回路と入力信
号に比例したパルス幅変調によるA/D変換回路およびHOLD
指令信号を処理する回路とから成ります。

演算・処理部は8ビットの1チップマイクロコンピュータ
(MPU)を中心に構成され、そこではA/D変換されたパルス幅
変調波形のデューティ計算、ピークまたはボトム値検出演算・
制御、D/A変換回路に引き渡すパルス幅出力データの算出な
どを行います。

出力部はパルス幅復調方式のD/A変換回路によりMPUから
の出力信号をアナログ信号に変換し、出力回路で希望の電圧
または電流信号として出力します。

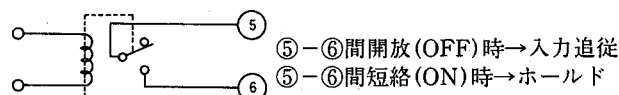
3. 接続方法



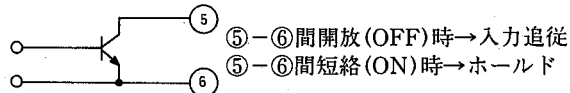
端子番号	記号	内 容
1	OUTPUT	+
2		
3	INPUT	+
4		
5	HOLD	-
6		
7	POWER	U(+)
8		V(-)

ホールド指令信号の構成

①リレー、その他の接点の場合



②トランジスタの場合

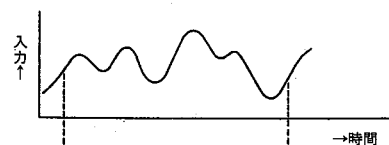


4. ホールド動作説明

ホールド指令用の端子(⑤-⑥)間を短絡すると、ピークホ
ルダでは、その後の最大値を検出し保持します。また、ボト
ムホルダでは、その後の最小値を検出し保持します。

なお、この端子間を開放にしておきますと、入力信号に追
従し、通常の変換器と同様に動作します。

入力信号

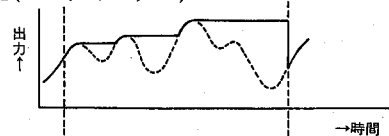


ホールド 指令信号



出力信号

①W□P-PH(ピークホルダ)



②W□P-PL(ボトムホルダ)

