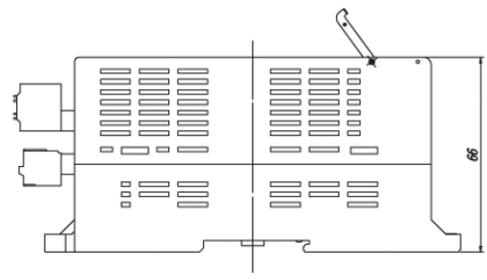
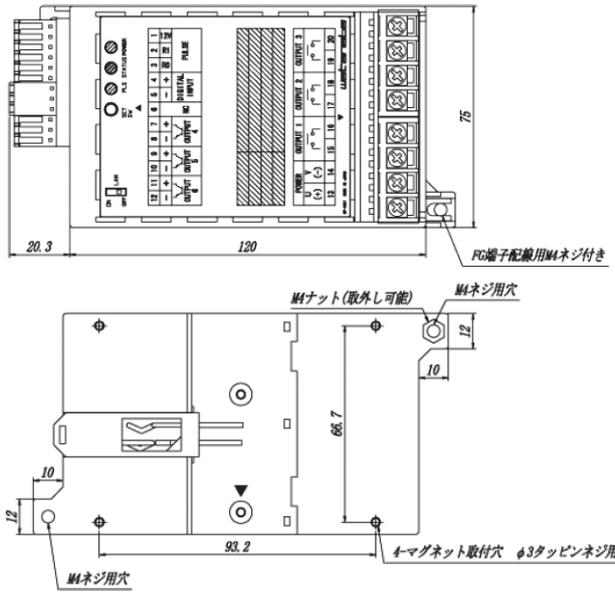
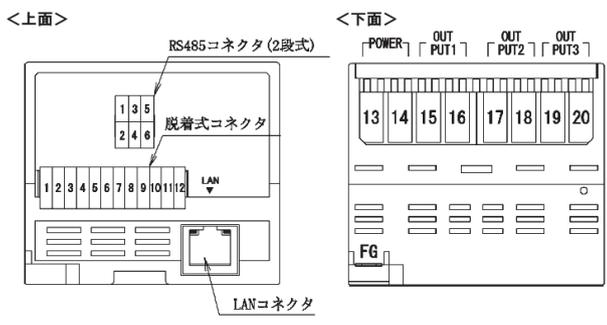


外形図



端子配列



記号		内容	
1	PULSE	+12V	パルスピックアップ信号入力
2		R1	
3		R0	
4	INPUT	+	デジタル入力
5		-	
6	NC		接続しない
7	OUTPUT4	+	オープンコレクタ出力1ch
8		-	
9		+	
10	-		
11	OUTPUT6	+	オープンコレクタ出力3ch
12		-	
1	RS485 (※)	+	RS485通信
3		-	
5		E	
2		+	
4		-	
6		E	

※終端抵抗:“-”と“E”を接続することで終端抵抗が有効になります。

記号		内容	
13	POWER	U	制御電源
14		V	
15	OUTPUT1		リレー出力1ch
16			
17			
18	OUTPUT2		リレー出力2ch
19			
20	OUTPUT3		リレー出力3ch
	F.G.		F.G.端子

回路ブロック図

